

		Комп'ютерна інженерія						Комп'ютерна інженерія						Комп'ютерна інженерія			
		КН 922з		КН 1022з				КН 922з		КН 1022з				КН 922з		КН 1022з	
02.1 2 Пн.	8:30				8:30			8:30				8:30					8:30
	10:25				10:25			10:25				10:25					10:25
	12:35				12:35			12:35				12:35					12:35
	14:30				14:30			14:30				14:30					14:30
	16:25				16:25			16:25		Екзамен Веб-програмування Філатова А.С.		16:25					16:25
	18:10				18:10			18:10				18:10					18:10
03.1 2 Вт	8:30				8:30			8:30				8:30					8:30
	10:25				10:25			10:25		Комп'ютерна схематехніка Скородєлов В.В. пр		10:25					10:25
	12:35				12:35			12:35		Комп'ютерна схематехніка Скородєлов В.В. пр		12:35					12:35
	14:30				14:30			14:30		Комп'ютерна схематехніка Скородєлов В.В. лаб		14:30					14:30
	16:25				16:25			16:25		Комп'ютерна схематехніка Скородєлов В.В. лаб		16:25					16:25
	18:10				18:10			18:10		Консультації Комп'ютерна схематехніка Скородєлов В.В.		18:10					18:10
04.1 2 Ср.	8:30				8:30			8:30				8:30					8:30
	10:25				10:25			10:25		Комп'ютерні мережі Носков В.І пр		10:25					10:25
	12:35				12:35			12:35		Комп'ютерні мережі Носков В.І пр		12:35					12:35
	14:30				14:30			14:30		Комп'ютерні мережі Носков В.І лаб		14:30					14:30
	16:25				16:25			16:25		Комп'ютерні мережі Носков В.І лаб		16:25					16:25
	18:10				18:10			18:10		Консультації Комп'ютерні мережі Носков В.І		18:10					18:10
05.1 2 Чт.	8:30				8:30			8:30				8:30					8:30
	10:25				10:25			10:25		Екзамен Комп'ютерні мережі Носков В.І		10:25					10:25
	12:35				12:35			12:35				12:35					12:35
	14:30				14:30			14:30				14:30					14:30
	16:25				16:25			16:25		Програма технології DOT NET Івашко А.В. пр		16:25					16:25
	18:10				18:10			18:10				18:10					18:10
06.1 2	8:30	Системне програмне забезпечення Панченко В.І пр			8:30			8:30	Структура та функціонування мікропроцесора Лигачанська О.В. пр			8:30					8:30
	10:25	Системне програмне забезпечення Панченко В.І пр			10:25			10:25	Структура та функціонування мікропроцесора Лигачанська О.В. пр			10:25					10:25
	12:35	Системне програмне забезпечення Панченко В.І лаб			12:35			12:35	Структура та функціонування мікропроцесора Лигачанська О.В. пр			12:35					12:35

