Список литературы

- 1. Мэндл М. «200 избранных схем электроники», 1985 г.
- 2. Долбня В.Т., Миланич Т.В. «Инженерные методы расчета и исследования электронных устройств и узлов», 1999 г.
- 3. Фолкенберри Л. «Применение операционных усилителей и линейных интегральных схем», 1982 г.
- 4. Достал И. «Операционные усилители», 1982 г.
- 5. Титце и Шенк «Полупроводниковая схемотехника», 2008 г.

МОДУЛЬ 1

І. Общие сведения об усилительных устройствах:	
1.1. Классификация и обобщенная структура усилителей.	
1.2. Основные показатели усилителя.	
1.3. Искажение выходного сигнала.	
1.4. Режимы работы усилительного каскада.	[1] 1.4
1.5. Основные типы межкаскадных связей и цепей.	[1] 1.5-1.6
1.3. Основные типы межкаскадных связеи и цепеи.	[1] 1.3-1.0
II. Прохождение электрических сигналов через линейные цепи:	
2.1. Фильтры низких частот.	[1] 5.2-5.3; [5] 2.1
2.2. Фильтры низких частот.	[1] 5.4-5.5; [5] 2.2
2.3. Пассивный полосовой RC фильтр.	[1] 5.7; [2] 6; [5] 2.4
2.4. Мост Вина-Робинсона.	[1] 5.8; [5] 2.5
2.5. Двойной Т-образный фильтр.	[2] 6
III. Реализация усилителей низкой частоты:	
111. Реализация усилителей низкой частоты: 3.1. Усилительный каскад на БТ с ОЭ.	[1] 1.1; [5] 4.2
3.2. Усилительный каскад на БТ с ОК и ОБ. Построение на их основе	[1] 1.2-1.3; [5] 4.3-4.5
источника тока и ключа Дарлингтона.	F13 1 11
3.3. Двухтактный усилитель мощности на основе эммиторного	[1] 1.11
повторителя.	543 4 44 503 0
3.4. Двухтактный трансформаторный усилитель мощности.	[1] 1.11; [2] 8
3.5. Интегральный усилитель низкой частоты TDA 2008.	INET
N/ C=o5veryoomory vorm	
IV. Стабилизаторы напряжения:	[1] 10
4.1. Структура маломощного блока питания.	[1] 10
4.2. Параметрический стабилизатор.	[5] 3.2
4.3. Компенсационный стабилизатор.	[2] 14
4.4. Интегральные стабилизаторы напряжения.	[5] 10.1, 10.2
4.5. Типовые схемы включения интегрального стабилизатора.	INET
T V	
V. Усилители постоянного тока:	[2] 2 4, [5] 6 1
5.1. Особенности усиления медленно изменяющихся сигналов.	[3] 3.4; [5] 6.1
5.2. Дифференциальный каскад и его параметры.	[3] A.1; [5] 4.7
5.3. Понятие операционный усилитель.	[3] 1.1; [5] 6.1
5.4. Схема ОУ и его основные параметры.	[3] 1.3; [5] 6.1,7.1-7.3
5.5. Влияние обратных связей на параметры ОУ.	[3] 2.1-2.3
W. Vovernoom oversoom oversoom ve OV.	
VI. Усилители аналоговых сигналов на ОУ:	[2] 1 6, [5] 6 2
6.1. Не инвертирующий усилитель и повторитель напряжения.	[3] 1.6; [5] 6.3
6.2. Инвертирующий усилитель.	[3] 1.7; [5] 6.4
6.3. Усилитель с дифференциальным входом.	[3] 1.8
6.4. Специализированные схемы усилителя.	[3] 11.4-11.4
6.5. Схема суммирования-вычитания.	[3] 5; [5] 11.1-11.2

МОДУЛЬ 2

модзяв 2	
VII. Решающие схемы на ОУ:	
7.1. Интеграторы.	[3] 6; [5] 11.4
7.2. Дифференциаторы.	[3] 6; [5] 11.5
7.3. Звено ПИД регулятора.	INET
7.4. Логарифмирующие схемы.	[3] 7.1-7.5; [5] 11.7
7.5. Функциональный преобразователь.	[3] 7.7; [5] 11.7
VIII. Активные фильтры:	
8.1. Особенности и характеристики активных фильтров.	[5] 13
8.2. Основные типы частотных характеристик.	[3] 8.1-8.3
8.3. Фильтры I-го порядка.	[5] 13.3
8.4. Расчет фильтров Салена-Кея II-го порядка.	[3] 8.4-8.5; [5] 13.4
8.5. Генератор синусоидальных колебаний с мостом Вина-Робинсона	[3] 9.11; [5] 18.3
(полосовым фильтром).	
IX. Импульсные схемы на ОУ:	
9.1. Компараторы.	[3] 11.1; [5] 17.5
9.2. Триггер Шмитта.	[5] 17.6
9.3. Мультивибратор на ОУ.	[5] 18.5; [3] 9.11.3
9.4. Одновибратор на ОУ.	[3] 9.11.3
9.5. Генератор треугольных импульсов.	
Х. Специализированные схемы на ОУ, которые реализую сложные функции:	
10.1. Детектор размаха сигнала.	[3] 9.1-9.2
10.2. Детектор действующего значения напряжения.	INET
10.3. Гиратор.	[3] 8.7; [5] 12.6
10.4. Точный выпрямитель.	[3] 9.6
10.5. Схема выборки-хранения.	[3] 9.5
- viv. Carron - are representation	
XI. Улучшение параметров ОУ:	
11.1. Защита от чрезмерного дифференциального напряжения на входе.	
11.2. Защита от синфазного перенапряжения.	
11.3. Защита от короткого замыкания на выходе.	
11.4. Повышение выходного тока ОУ.	
11.5. Обеспечение оптической гальванической развязки усилителя на ОУ.	