

**МІКРОПРОЦЕСОРНІ ТА ПРОГРАМНІ ЗАСОБИ АВТОМАТИЗАЦІЇ**  
**Кейс поточного контролю знань № 1**

1. Класифікація інформаційних систем.
2. Архітектура та галузі використання інформаційних систем.
3. Принципи визначення поняття база даних
4. Системи управління базами даних, класифікація та застосування.
5. Основні поняття мікропроцесорної техніки.
6. Принципи функціонування мікропроцесорних систем.
7. Режими роботи мікропроцесорної системи.
8. Архітектура мікропроцесорних систем.
9. Типи мікропроцесорних систем.
10. Арифметичні операції
11. Логічні операції
12. Системи числення.
13. Організація обміну інформацією.
14. Функції устроїв магістралі.
15. Функції процесора.
16. Функції пам'яті
17. Функції устроїв уведення/висновку
18. Шини мікропроцесорної системи й цикли обміну
19. Шини мікропроцесорної системи
20. Цикли програмного обміну
21. Функціонування процесора
22. Адресація операндов
23. Методи адресації
24. Сегментування пам'яті
25. Регістри процесора
26. Застосування регістрів загального призначення.
27. Порядок запису чисел в програмно-доступні регістри МП

28. Призначення флагового регістра і його структура
29. Система команд процесора.
30. Порядок визначення часу виконання команд.
31. Машинний такт, цикл і командний цикл.
32. Команда введення інформації в акумуляторі через порти введення.
33. Команда виведення інформації.
34. Команди пересилання даних.
35. Команда безумовного переходу.
36. Команди порівняння.
37. Команди переходів.
38. Арифметичні команди.
39. Логічні команди.
40. Призначення стекової пам'яті.
41. Операції інкремента і декремента.
42. Призначення підпрограми «DELAY»
43. Алгоритм програми перепису даних з порту введення в порт виводу
44. Можливості мікроЕОМ для збору і обробки інформації.
45. Область застосування систем збору і обробки інформації.
46. Функції мікропроцесора, вбудованого в систему збору та обробки інформації.
47. Розмірність масиву.
48. Дослідження принципу опитування клавіатури.